

OZNAČENÍ ROZVADĚČE:

DT1

JMENOVITÝ PROUD ROZVADĚČE:

32 A

ZKRATOVÁ ODOLNOST:

10 kA

KRYTÍ ROZVADĚČE:

IP 54/20

JMENOVITÉ NAPĚTÍ ROZVADĚČE:

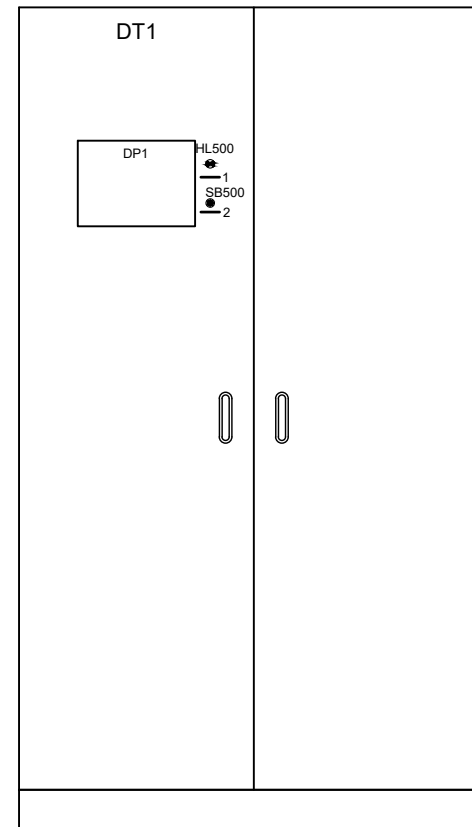
3/N/PE 400 V, 50 Hz
24 V DC
12 V DC

ZAŘÍZENÍ JISTÍCÍ PŘED ZKRATEM :

POJISTKY, JISTIČE

ZNAČENÍ IZOLOVANÝCH VODIČŮ V ROZVADĚČI NÍZKÉHO NAPĚTÍ

400/230 V	FÁZOVÉ VODIČE	L1, L2, L3	ČERNÁ
	STŘEDNÍ VODIČ	N	MODRÁ
	OCHRANNÝ VODIČ	PE	ZELENOŽLUTÁ
	OVLÁDACÍ VODIČ	L-OVL	HNĚDÁ
	ZÁLOHOVANÉ NAPÁJENÍ	L-UP	ŠEDÁ
	ZA PŘEPĚTOVOU OCHRANOU 3. ST	L1	ŠEDÁ
	ZA PROUDOVÝM CHRÁNIČEM	L11	ČERNÁ
	CIZÍ NAPÁJENÍ	L1, L2, L3	ČERNÁ
	CIZÍ OVLÁDACÍ VODIČE	L-OVL	HNĚDÁ
			+ MODRÉ NÁVLEČKY
110 V	NAPÁJENÍ / OVLÁDACÍ VODIČE	110 V DC	+ TMAVÁ RUDÁ / - TMAVÁ MODRÁ
48 V	NAPÁJENÍ / OVLÁDACÍ VODIČE	48 V DC	+ TMAVÁ RUDÁ / - TMAVÁ MODRÁ
24 V	NAPÁJENÍ / OVLÁDACÍ VODIČE	24 V AC	ORANŽOVÁ / ORANŽOVÁ
	NAPÁJENÍ / OVLÁDACÍ VODIČE	24 V DC	+ TMAVÁ RUDÁ / - TMAVÁ MODRÁ
12 V	NAP. / OVLÁDACÍ VODIČE PRO ASŘ	24 V DC ASŘ	+ BÍLORUDÁ / - BÍLOMODRÁ
	NAPÁJENÍ / OVLÁDACÍ VODIČE	12 V DC	+ TMAVÁ RUDÁ / - TMAVÁ MODRÁ
OSTATNÍ MALÉ NAPĚTÍ	ANALOGOVÝ SIGNÁL		+ ŽLUTÁ / - ŽLUTÁ
	CIZÍ MALÉ NAPĚTÍ		+ FIALOVÁ / - FIALOVÁ
	ODPOROVÝ SIGNÁL		BÍLÁ

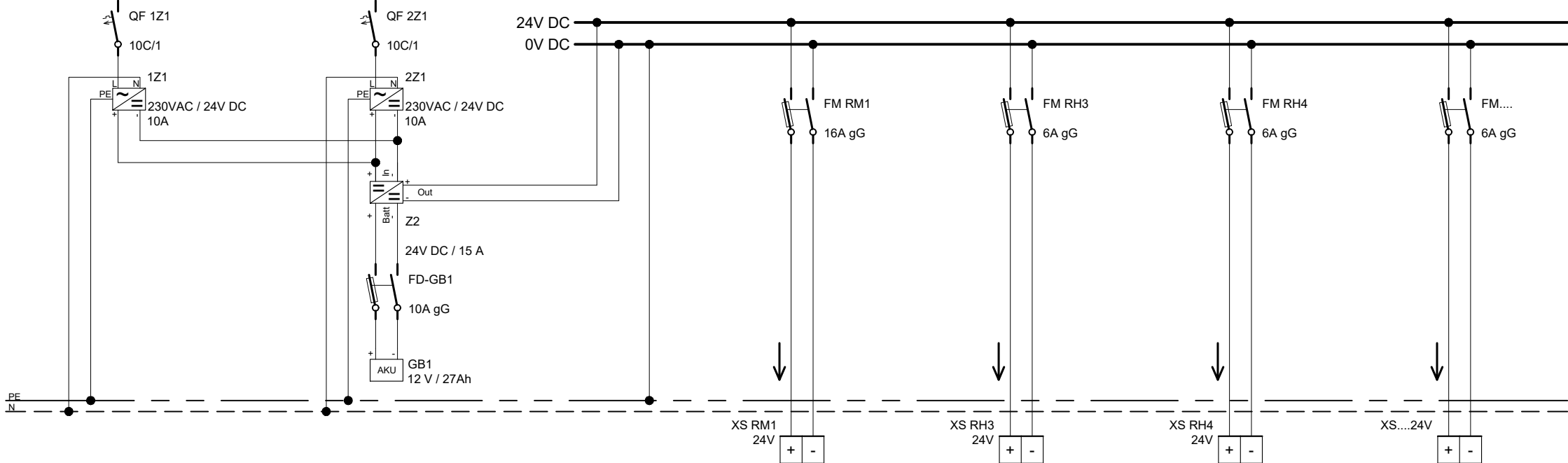


SEZNAM ŠTÍTKŮ:

1 - 1ks - SDRUŽENÁ PORUCHA
2 - 1ks - KVITACE PORUCHY

QA55-201206 Řadová skříň QA, 2000 x 1200 x 600 mm, IP55

3x400/230V, 50Hz, TNC-S



ZDROJE 24V DC, NAPÁJENÍ 24V RH, NAPÁJENÍ 24V RM A REZERVA

Nový datový rozvaděč DT1 v rozvodně v objektu původního velínu



číslo zakázky	24091011	datum	9/2024	změna	projektant	Ing. Lukáš Čierný	LIST 4	JS2
------------------	----------	-------	--------	-------	------------	-------------------	-----------	------------

<p>Technické řešení uvedené v této projektové dokumentaci je duševním majetkem zhotovitele ve smyslu autorského práva, podléhá ochraně dle zákona č. 121/2000 Sb. o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon). Technické řešení nesmí být bez souhlasu autora dále šířeno a je předmětem obchodního tajemství.</p>		<p>výkres</p> <p>D.3.3.05</p>
--	--	--------------------------------------

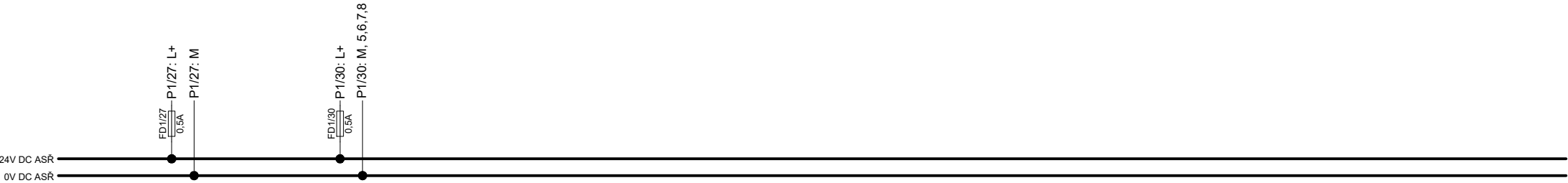
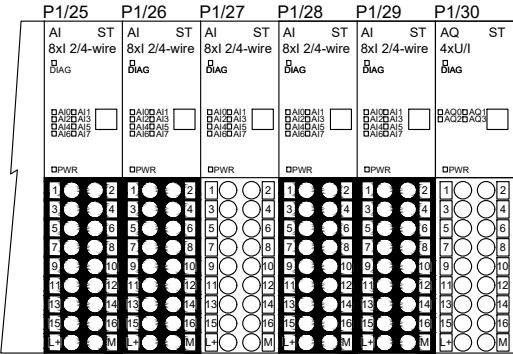
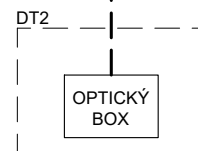
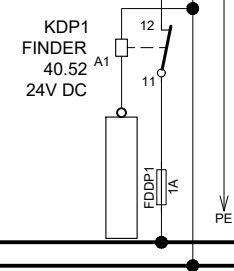



Diagram of the DP1 board showing the RJ45 8P connector and the USB HOST port. The RJ45 8P connector is labeled "PORT1 RJ45 8P IP:192.168.0.2". The USB HOST port is labeled "USB HOST". The board also shows a "24V 0V FG" power connector.



DATOVÝ ROZVADĚČ
OBJEKTU ČESLOVNY

The diagram shows a dashed line representing the 'RACK' boundary. Inside the rack, there is a box labeled 'OPTICKÝ BOX' (Optical Box) connected to a box labeled 'OPTICKO METALICKÝ SWITCH' (Optical-Metallic Switch). The 'OPTICKO METALICKÝ SWITCH' is connected to an external 'SWITCH ČEVAK' (Switch Hub) and also to an 'ETHERNET' box. The 'ETHERNET' box is connected to the 'SWITCH ČEVAK'.

RACK IT ODDĚLENÍ ČEVAKU
V SUTERÉNU POD NOVÝM VELÍNEM



PC VELIN

VELÍN

LIST	BS3
8	

vi.	výkres	D.3.3.05
-----	--------	-----------------

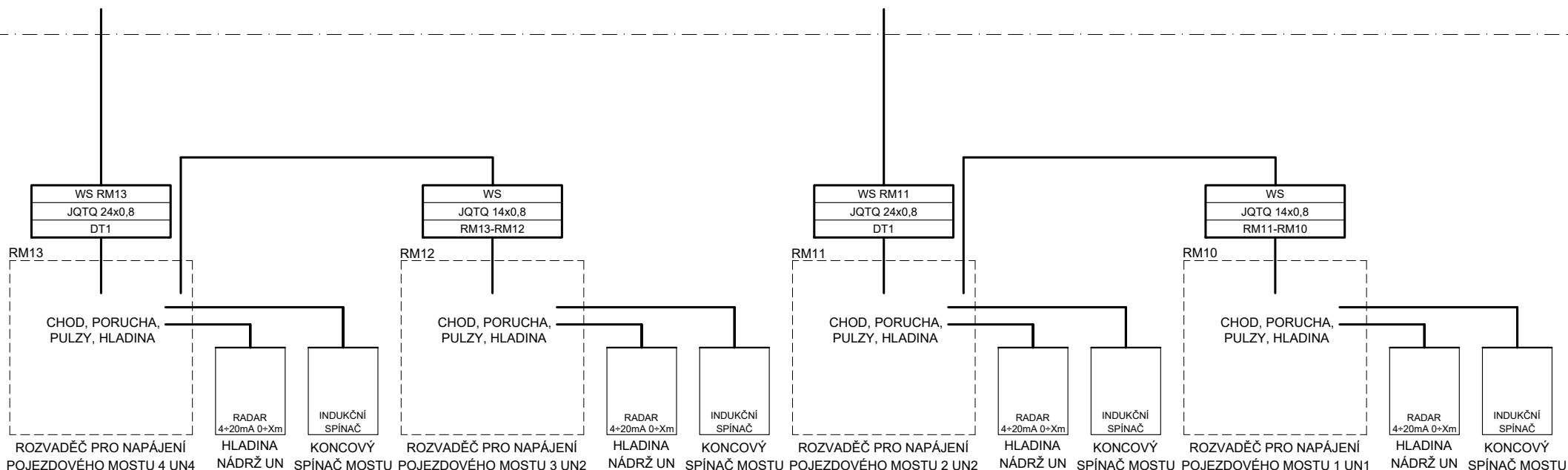
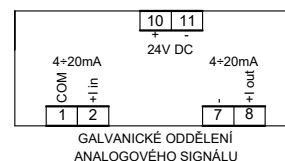
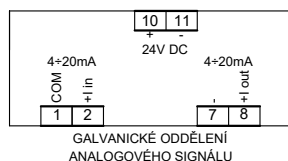


ISATS
Inc. Products

číslo zakázky	24091011	datum	9/2024	změna	projektant	Ing. Lukáš Černý
<p>Technické řešení uvedené v této projektové dokumentaci je duševním majetkem zhotovitele ve smyslu autorského práva, podléhá ochraně dle zákona č. 121/2000 Sb. o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon). Technické řešení nesmí být bez souhlasu autora dále šířeno a je předmětem obchodního tajemství.</p>						

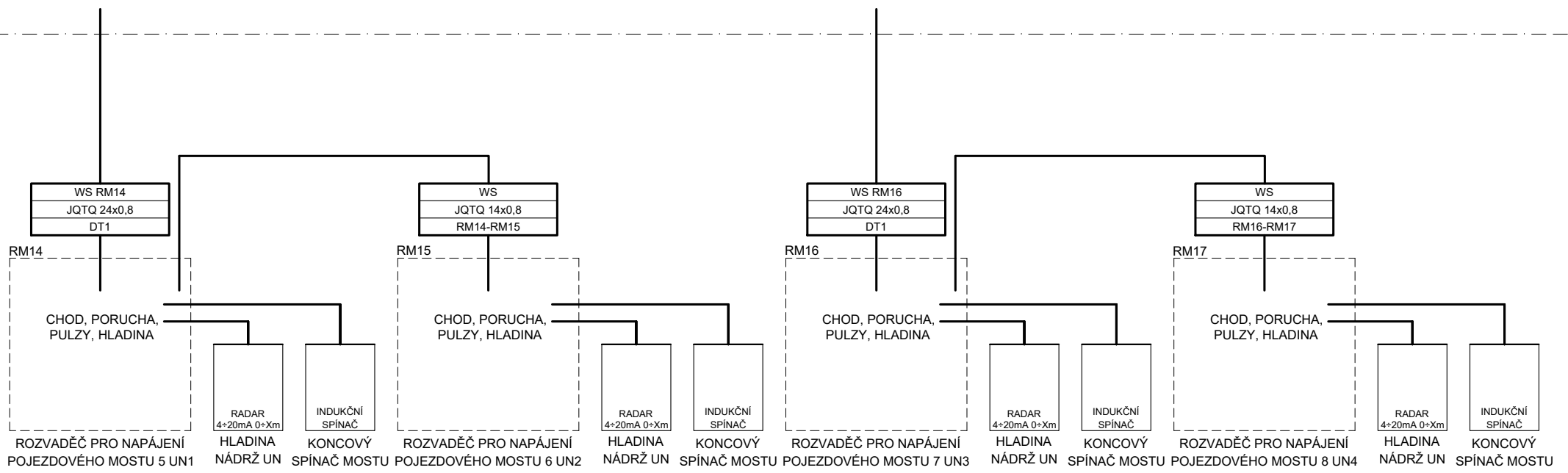
LIST 8	BS3
výkres	D.3.3.05

V provozu



Uvnitř rozv.

V provozu



V provozu



ISATS
Int. Productivity

číslo zakázky	24091011	datum	9/2024	změna	projektant	Ing. Lukáš Čierný	LIST 11	FS3
<p>Technické řešení uvedené v této projektové dokumentaci je duševním majetkem zhotovitele ve smyslu autorského práva, podléhá ochraně dle zákona č. 121/2000 Sb. o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon). Technické řešení nesmí být bez souhlasu autora dále šířeno a je předmětem obchodního tajemství.</p>							výkres	D.3.3.05